

# **CV di Giovanni Verzellesi**

Giovanni Verzellesi  
Dipartimento di Scienze e Metodi dell'Ingegneria  
Università di Modena-Reggio Emilia  
Via Giovanni Amendola 2 – Pad. Morselli  
42122 Reggio Emilia, ITALY

phone: +39 0522 522605  
fax: +39 0522 522609  
email: [giovanni.verzellesi@unimore.it](mailto:giovanni.verzellesi@unimore.it)

WEB:

<http://www.elettronica.unimore.it>

<http://scholar.google.it/citations?user=VqyA9LgAAAAJ&hl=en&oi=ao>

## **Cenni biografici, formazione, carriera accademica**

Giovanni Verzellesi è nato a Reggio Emilia nel 1964, si è laureato in Ingegneria Elettronica (con lode) all'Università di Bologna nel 1989, è stato “*graduate student*” presso l'Università di California, Santa Barbara, USA, nell'A.A. 1993-94, ha conseguito il titolo di Dottore di Ricerca in Ingegneria Elettronica e Telecomunicazioni all'Università di Padova nel 1994.

È Professore Ordinario di Elettronica all'Università di Modena e Reggio Emilia dal 2006.

Precedentemente: Professore Associato di Elettronica dal 2000 al 2006, Ricercatore Universitario di Elettronica dal 1994 al 1999.

## **Attività di ricerca**

Svolge attività di ricerca nel campo della modellistica, simulazione e caratterizzazione di dispositivi e sensori a semiconduttore con particolare riferimento alle seguenti tematiche: transistor a effetto di campo in nitruro di gallio per applicazioni di potenza a radiofrequenza e switching, MOSFET con canale in arseniuro di gallio e indio per i nodi tecnologici CMOS di fine roadmap, LED in nitruro di gallio.

Precedentemente si è occupato anche di transistor in arseniuro di gallio per applicazioni RF, rivelatori di radiazione nucleare in silicio e in carburo di silicio, sensori ottici e chimici in silicio, transistor bipolari in silicio.

## **Pubblicazioni scientifiche**

Coautore di più di 120 articoli su riviste internazionali, più di 130 articoli su atti di conferenze internazionali, 3 capitoli di libro. Per una lista completa delle pubblicazioni, citazioni e h-index: <http://scholar.google.it/citations?user=VqyA9LgAAAAJ&hl=en&oi=ao>.

## **Attività editoriale**

*Editor* per l'area “Compound semiconductors” della rivista internazionale IEEE Transactions on Electron Devices dal 2017 al 2020.

*Senior Member* dell'IEEE dal 2008.

Membro di *technical program committee* delle seguenti conferenze internazionali: IEEE International Electron Devices Meeting (IEDM), 2004-2005; IEEE International Reliability Physics Symposium (IRPS), 2010-2012; European Symposium on Reliability of Electron Devices, Failure Physics and Analysis (ESREF), 2010-2018; Expert Evaluation & Control of Compound Semiconductor Materials & Technologies (EXMATEC), 2012; European Solid-State Device Conference (ESSDERC), 2014. È stato membro dello *steering committee* della conferenza

European Workshop on Heterostructure Technology (HETECH) dal 2003 al 2013. E' stato *general co-chair* di HETECH nel 2008, *publications co-chair* di ESSDERC nel 2014.

**Attività gestionale**

Ha svolto o svolge i seguenti incarichi gestionali all'Università di Modena e Reggio Emilia:

Prorettore per la sede di Reggio Emilia, 2019-;

Delegato del Rettore per la Terza Missione, 2019-;

Vicedirettore del Dipartimento di Scienze e Metodi dell'Ingegneria (DISMI), 2012-2018;

Vicepreside della Facoltà di Ingegneria di Reggio Emilia, 2010-2012;

Presidente del Consiglio Interclasse di Ingegneria Elettronica, 2006-2008.