

FABIEN BOUQUILLON

Nascita : 5 Novembre 1995 nazionalità : Francese +33 6 29 01 59 82

fabienbouquillon@gmail.com

RICERCA

Le performance dei moderni processori COTS dipendono dalla presenza della memoria cache. Tuttavia, le memorie cache sono una nota origine di imprevedibilità dei tempi nei sistemi tempo-reale La mia ricerca consiste nel migliorare l'analisi del comportamento temporale delle cache nei sistemi incorporati tempo-reale, utilizzando tecniche sofisticate basate sull'analisi del Cache Related Preemption Delay. Poiché la memoria cache è suscettibile di errori morbidi, ho anche concepito un nuovo metodo per aumentare l'affidabilità del sistema senza compromettere le garanzie di temporizzazione tempo-reale.

EDUCAZIONE

Dottorato di ricerca da ottobre 2018

Université de Lille e Université Polytechnique Hauts de France

Lille e Valenciennes, Francia

- Miglioramento dell'affidabilità dell'architettura multicore eterogenea nei sistemi di trasporto intelligenti
- Direttori di tesi: Giuseppe Lipari e Smail Niar

Summer school | ACACES

estate 2019

Fiuggi, Italia

Master | *Master nuove tecnologie dei sistemi informativi* Université Polytechnique Hauts de France

2016 - 2018 Valenciennes, Francia

• Secondo anno di apprendistato presso Valutec, Aulnoy lez Valenciennes, Francia

laurea triennale | Informatica

2013 - 2016

Université Polytechnique Hauts de France

Valenciennes, Francia

ESPERIENZA LAVORATIVA

Assegnista di ricerca

da luglio 2022

Unimore Modena, Italia

· Stima delle interferenze dei task sulla memoria cache di ultimo livello in un sistema multi-core

Phd assistant 2021 – 2022

Université Polytechnique Hauts de France

Valenciennes, Francia

• Insegnamento dell'architettura dei computer e dei sistemi operativi agli studenti del secondo anno dell'INSA, 36 ore di esercitazioni pratiche.

Phd assistant 2019 – 2020

Université de Lille Lille, Francia

- Insegnamento dell'architettura dei computer agli studenti del secondo anno del Polytech di Lille, 1 semestre
- Insegnamento della tecnologia web agli studenti del primo anno della Facoltà di Scienze e Tecnologie dell'Università di Lille, 1 semestre

stage

Novembre 2017 - Agosto 2018

Valutec

Aulnoy lez Valenciennes, Francia

• Portage del software di Intel su Linux, recuperare le performance counter(utilizzo del carico di lavoro, utilizzo della memoria, ecc.)

stage Web Developper

Aprile 2016 - Maggio 2016

Entreprise Ouverte

Roubaix, Francia

• Creazione di un sito web PHP e di un database per la condivisione delle risorse del FabLab.

Revisione di un artefatto per ECRTS2019

Maggio 2019

PUBBLICAZIONI

Improving Instruction Cache Memory Reliability under Real-Time constraints

2022

Bouquillon, Fabien, Lipari Giuseppe, and Smail Niar. "Improving Instruction Cache Memory Reliability under Real-Time constraints." The 2nd European Automotive Reliability, Test and Safety workshop. 2022.

Improving CRPD Analysis for EDF Scheduling: Trading Speed for Precision

2022

Fabien Bouquillon, Giuseppe Lipari, and Smail Niar. Improving CRPD Analysis for EDF Scheduling: Trading Speed for Precision. The 37th ACM/SIGAPP Symposium On Applied Computing. 2022.

A WCET-aware cache coloring technique for reducing interference in real-time systems

Giugno 2019

A WCET-aware cache coloring technique for reducing interference in real-time systems Fabien Bouquillon, Clément Ballabriga, Giuseppe Lipari, Smail Niar. A WCET-aware cache coloring technique for reducing interference in real-time systems. COMPAS 2019, Jun 2019, Anglet, France. (hal-02359983)

Machine learning for improving mobile user satisfaction

Aprile 2019

Machine learning for improving mobile user satisfaction Draa, I. C., Bouquillon, F., Niar, S., & Strugeon, E. G. L. (2019, April). Machine learning for improving mobile user satisfaction. In Proceedings of the 34th ACM/SIGAPP Symposium on Applied Computing (pp. 1200-1207). ACM

SKILLS

Lingua: Francese (lingua madre), Inglese C1, Italiano B1 linguaggio di programmazione: C, C++, Java, SQL Software: LaTex, Emacs, Overleaf, LibreOffice